

CHY 610B

Tester logiczny z buzzerem do pomiaru przebiegów w obwodach TTL i CMOS (do 20MHz).

CECHY KONSTRUKCYJNE I UŻYTKOWE:

- Sygnalizacja stanów logicznych
- Sygnalizacja poziomu zakazanego lub rozwartego obwodu
- Sygnalizacja fali prostokątnej
- Sygnalizacja krótkich impulsów



DANE ELEKTRYCZNE:

Max częstotliwość sygnału wejściowego: 20MHz
 Impedancja wejściowa: 1M
 TTL: "1" (dioda HI): $>2,3 \pm 0,2V$ DC
 TTL: "0" (dioda LO): $<0,8 \pm 0,2V$ DC
 CMOS: "1" (dioda HI): $>70\% V_{cc} \pm 10\%$
 CMOS: "0" (dioda LO): $<30\% V_{cc} \pm 10\%$
 Min. wykrywany impuls: szerokość 30ns



RODZAJE SYGNALIZACJI:

SYGNALIZACJA STANU	DIODA LED		
	HI	LO	PULSE
RODZAJ STANU			
Stan logiczny "1"	●	○	○
Stan logiczny "0"	○	●	○
Poziom zakazany lub rozwartý obwód	○	○	○
Fala prostokątna <200kHz	●	●	*
Fala prostokątna >200kHz	◐	◐	*
Krótkie impulsy na poziomie "1"	○	●	*
Krótkie impulsy na poziomie "0"	●	○	*

POZOSTAŁE DANE:

Zabezpieczenia wejścia zasilania: $\pm 220V$ AC/DAC (15s max.); $\pm 20V$ DC
 Środowisko pracy: $0^{\circ}C + 50^{\circ}C$ RH<80%
 Środowisko przechowywania: $-20^{\circ}C + 65^{\circ}C$ RH<75%
 Zasilanie: 4 \div 18 VDC
 Wymiary/masa: 210x18x18mm / 45 g